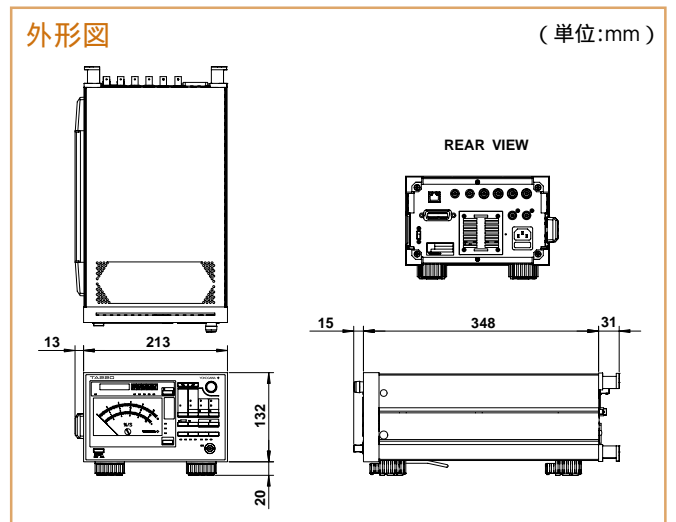


# TA220仕様

項目	仕様
入力部	<p>RF入力</p> <p>最小パルス幅: 10ns</p> <p>入力電圧範囲: 0.1Vp-p ~ 5Vp-p(コンベンショナルイコライザとAGCがOFFの時)</p> <p>0.1Vp-p ~ 0.7Vp-p(コンベンショナルイコライザまたはAGCがONの時)</p> <p>0.1Vp-p ~ 2.0Vp-p(リミットイコライザがONの時)</p> <p>入力結合: AC、DC</p> <p>トリガ</p> <p>AUTO: オートスライザ(10kHz)</p> <p>AUTO+MANUAL: トリガ設定範囲: AUTO+設定値( CODE設定 -1000:約-2.2V ~ +1000:約+2.2V)</p> <p>MANUAL: トリガ設定範囲: CODE設定(-1000:約-2.2V ~ +1000:約+2.2V)</p> <p>パルス幅測定、イコライザとAGCがOFFでMANUAL選択時</p> <p>トリガ設定範囲: ±2V(1mV step)</p> <p>トリガ設定精度: ±(10mV + 設定値の4%)</p> <p>(リミットイコライザ使用時は" AUTO+MANUAL ", " MANUAL "は不可)</p> <p>アーミング入力</p> <p>設定: 内部/外部 /外部 から選択</p> <p>入力: <math>Z_{in}=10k</math> ,TTLレベル</p> <p>アーミングデレイ: 0.0 ~ 100.0ms(0.1ms step)</p> <p>インhibit入力</p> <p>設定: 内部/POS/NEGから選択</p> <p>入力: <math>Z_{in}=10k</math> ,TTLレベル</p> <p>インhibit有効時間: 0.1ms ~ 100ms</p>
測定項目	<p>データクロック位相のジッタおよび平均値</p> <p>測定範囲: 0 ~ 20%, 0 ~ Tns( T:クロック周期)</p> <p>トリガ設定: / / &amp;</p> <p>2T排除機能: 2T符号前後のエッジを除いたデータクロッククジツク測定機能</p> <p>パルス幅のジッタおよび平均値( ウィンドウ範囲LEFT/RIGHTを任意設定)</p> <p>ウィンドウ設定範囲: 0.00ns ~ 999.99ns( 0.01ns step)</p> <p>レベル測定</p> <p>測定機能: ON/OFF設定</p> <p>測定範囲: 100mVp-p ~ 2Vp-p( 3mVp-p分解能 )</p> <p>測定精度: ±( 5%+10mV )( 振幅1Vp-p, 100kHz正弦波測定時)</p>
表示	<p>アナログメータ</p> <p>表示: ジッタ ( s ), ジッタ比 /T( % )</p> <p>ジッタ比スケール: 10%/20%スケール切り替え</p> <p>ジッタスケール: 0.5ns/ 1.0ns/ 5.0ns/ 10ns/ 50ns/ 0.1μs/ 0.5μs/ 1.0μs/ 5.0μsから選択</p> <p>7セグメントLED表示</p> <p>表示: 測定値( ジッタ , ジッタ比 /T, 平均値AVE, クロック周期T, サンプル数Snum, レベル測定Level )および設定値</p> <p>表示範囲: ジッタ比0 ~ 25%, ジッタ0 ~ 99.999ns</p> <p>ドットマトリクス表示: 設定項目, スケールレンジ</p> <p>GO/NO-GO LED表示: 緑( GO ), 赤( NO-GO )</p> <p>判定項目は, ジッタ またはジッタ比 /T</p>
測定更新レート	<p>DtoC高速演算機能OFF時: 50ms</p> <p>( ゲート:30ms データクロックジッタ測定時:データエッジはBoth )</p> <p>DtoC高速演算機能ON時: 2ms</p>
ゲート時間	<p>設定範囲: DtoC高速演算機能OFF時</p> <p>1ms ~ 1000ms( 1ms step )</p> <p>DtoC高速演算機能ON時</p> <p>2ms ~ 1000ms( 2ms step )</p>
ブロックサンプリング	<p>ブロック設定数: 1 ~ 99( 1step )</p> <p>( 設定可能なブロック数の最大値は</p> <p>DtoC高速演算機能OFF時: ( 5秒 ÷ ゲート時間 ) または99の小さい方</p> <p>DtoC高速演算機能ON時: ( 1秒 ÷ ゲート時間 ) または99の小さい方 )</p>

項目	仕様
イコライザ	<p>コンベンショナルイコライザ回路 ( Blu-ray Disc RE規格Ver1.0準拠 )</p> <p>周波数特性: 16.5MHz: +5.8dB ± 0.3dB( 100kHzを基準とした時の振幅比 )</p> <p>最大群遅延偏差: 1nsp-p( typical, 3.0MHz f 22MHz )</p> <p>ブースト可変範囲: +3.0dB ~ +9.0dB( 0.1dB step )</p> <p>リミットイコライザ回路( オプション:LEQ ) ( Blu-ray Disc RE規格Ver1.0準拠 )</p> <p>周波数特性: 16.5MHz: +5.8dB ± 0.3dB( 100kHzを基準とした時の振幅比 )</p> <p>最大群遅延偏差: 2nsp-p( typical, 3.0MHz f 22MHz )</p> <p>ブースト可変範囲: +3.0dB ~ +9.0dB( 0.2dB step )</p>
PLLクロック再生	<p>同期可能信号: 基本クロックが64MHz ~ 68MHzに相当する 1-7変調信号</p> <p>PLL特性: <math>f_n=8kHz</math> <math>=2.0</math></p> <p>PLLホールド: ON時INHIBIT入力時間+220μs( typ )の間, 発振周波数をホールド( リミットイコライザ使用時は不可 )</p>
DCクランプ機能	DCクランプON時、インhibit入力期間のオートスライザのDCカットオフを3MHzに設定。( リミットイコライザ使用時は不可 )
リアパネル入出力	<p>出力端子</p> <p>LEVEL DCOUT</p> <p>出力レベル: 0V ~ +5VDC( 初期設定1Vp-p ) 600 出力</p> <p>出力精度: ±10mV( DtoC高速演算機能ON時, 無効 )</p> <p>JITTER DC OUT</p> <p>出力レベル: 0V ~ +5VDC( 初期設定0.2V% ) 600 出力</p> <p>出力精度: ±10mV</p> <p>EQUALIZED OUT: 50 出力</p> <p>MONITOR OUT: 50 出力</p> <p>CLOCK OUT: 50 ±0.4V</p> <p>SLICED RF OUT: 50 ±0.4V</p> <p>入力端子</p> <p>EXT ARM IN: DC 10k TTL</p> <p>INHIBIT IN: DC 10k TTL</p>
ストアリコール機能	最大7個の設定が保存、読み出し可能
通信	<p>GP-IB: IEEE Std.488.2-1992</p> <p>イーサネット: 100BASE-TX, 10BASE-T</p>
一般仕様	<p>定格電源電圧: 100 ~ 120VAC, 200 ~ 240VAC</p> <p>定格電源周波数: 50/60Hz</p> <p>最大消費電力: 150VA</p> <p>外形寸法: 約213( W ) × 約132( H ) × 約35( D )mm ( 突起部含まず )</p> <p>質量: 約5kg</p>

上記性能は基準動作状態でウォームアップ時間経過後得られます。  
基準動作状態: 周囲温度 23 ± 5 , 周囲湿度 50% ± 10%RH, 電源電圧定格の1%以内



## ご注意



本製品を正しく安全にご使用頂くため、「取扱説明書」をよくお読み下さい。

## ■ 形名および仕様コード

形名	仕様コード		記 事
704610			デジタルジッタメータ TA220
	-BD1		BD用コンベンショナルイコライザ, DtoC高速演算
電源コード仕様	-M		UL, CSA規格(3P-2P変換アダプタ付き)
付加仕様	/LEQ		リミットイコライザ搭載オプション